



FACULTAD DE CIENCIA Y TECNOLOGÍA

ESCUELA DE INGENIERÍA ELECTRÓNICA

1. Datos

Materia: ELECTRÓNICA DIGITAL
Código: ELE0504
Paralelo: D
Periodo : Septiembre-2021 a Febrero-2022
Profesor: ALVARADO CANDO OMAR SANTIAGO
Correo electrónico: oalvarado@uazuay.edu.ec
Prerrequisitos:

Código: ELE0403 Materia: ELECTRÓNICA ANALÓGICA I

Nivel: 5

Distribución de horas.

Docencia	Práctico	Autónomo: 64		Total horas
		Sistemas de tutorías	Autónomo	
64	32	0	64	160

2. Descripción y objetivos de la materia

Diseña, analiza y pone en práctica las configuraciones de dispositivos electrónicos de lógica combinatoria de acuerdo a la lógica booleana aprendida, los circuitos combinatorios no dependen de estados anteriores de los diferentes ingresos, es decir son circuitos sin memoria y no obedecen a secuencias de activación o desactivación de sus entradas. El siguiente campo importante que cubre la asignatura son los circuitos secuenciales que a diferencia de los anteriores, la salida generada si depende de la secuencia de entrada, es decir estos si poseen memoria y por ello la secuencia de entrada es muy importante. Finalmente se realiza un estudio de los dispositivos existentes en el mercado como contadores, codificadores, decodificadores, multiplexores y demultiplexores, útiles para efectuar diseño de proyectos con pantallas de leds y otros dispositivos de interfase hombre - máquina.

Esta asignatura tiene gran importancia en fundar las bases del conocimiento del campo de la electrónica con otras asignaturas que tengan estrecha relación como electrónica analógica, control automático (PLC), electrónica de potencia y principalmente con asignaturas como microcontroladores. La asignatura permitirá complementar la visión del estudiante ampliando el horizonte de solución de problemas planteados como temas de tesis de grado.

La asignatura teórico práctica de Electrónica Digital pertenece al área de formación profesional del Ingeniero Electrónico, los conocimientos adquiridos proporcionarán al egresado el entendimiento y desenvolvimiento necesarios en el campo industrial dentro de las aplicaciones digitales, los principios básicos para sistemas de control discreto y un conocimiento de los dispositivos lógicos digitales existentes en el mercado que permitirán al estudiante egresado la posibilidad de realizar soluciones puramente digitales o combinadas con sistemas micropocados o microcontrolados en el campo profesional.

3. Objetivos de Desarrollo Sostenible

4. Contenidos

01.	SISTEMAS DIGTALES Y SISTEMAS DE NUMERACIÓN
01.01.	Introducción a Sistemas Digitales (1 horas)
01.02.	Sistemas de numeración: decimal, binario, hexadecimal. (1 horas)
01.03.	Conversión entre sistemas de numeración. (2 horas)
01.04.	Aritmética Binaria: suma, resta, multiplicación y división. (2 horas)

01.05.	Códigos Digitales: BCD, Grey, ASCII (2 horas)
02.	LÓGICA COMBINATORIA
02.01.	Compuertas lógicas: simples, complejas y universales. (2 horas)
02.02.	Algebra de Boole y simplificación lógica. (2 horas)
02.03.	Representación de funciones lógicas: suma de productos y productos de suma. (2 horas)
02.04.	Simplificación de compuertas mínimas: Mapa-K, Don't Care Condition (3 horas)
02.05.	Análisis Funcional de lógica combinacional (2 horas)
02.06.	Tiempos de respuesta (2 horas)
03.	LÓGICA SECUENCIAL
03.01.	Circuitos Secuenciales. (2 horas)
03.02.	Elementos de Almacenamiento: Latches. (2 horas)
03.03.	Elementos de Almacenamiento: Flip-Flops. (2 horas)
03.04.	Análisis de circuitos sincronizados por reloj. (2 horas)
03.05.	Temporizadores. (2 horas)
03.06.	Aplicaciones. (2 horas)
04.	DISPOSITIVOS DE LÓGICA PROGRAMABLE
04.01.	Introducción a los dispositivos lógicos programables y VHDL. (2 horas)
04.02.	Estructura código VHDL. (5 horas)
04.03.	Sintaxis básica. (5 horas)
05.	CONTADORES Y REGISTROS
05.01.	Registros (3 horas)
05.02.	Contadores asíncronos: ascendentes y descendentes. (2 horas)
05.03.	Diseño de contadores síncronos. (2 horas)
05.04.	Contador con preestablecimiento. (3 horas)
05.05.	Conexión en cascada de los contadores BCD. (3 horas)
05.06.	Contadores de registro de corrimiento. (3 horas)
06.	CIRCUITOS LÓGICOS MSI
06.01.	Decodificadores y manejo de displays multiplexados (3 horas)
06.02.	Codificadores (3 horas)
06.03.	Multiplexores (3 horas)
06.04.	Demultiplexores (3 horas)
06.05.	Diferentes familias lógicas (2 horas)
07.	AUTÓMATAS Y PROYECTOS DE SISTEMAS DIGITALES CON VHDL
07.01.	Maquina de Moore y Mealy (3 horas)
07.02.	Diagrama de estados (3 horas)
07.03.	Tabla de transiciones autómatas. (3 horas)
07.04.	Proyectos de sistemas digitales con VHDL (12 horas)

5. Sistema de Evaluación

Resultado de aprendizaje de la carrera relacionados con la materia

Resultado de aprendizaje de la materia

Evidencias

. Analiza modelos matemáticos, físicos y estadísticos para la solución de problemas reales e hipotéticos en la ingeniería electrónica.

-Aplica teoremas de matemática booleana para resolver problemas de lógica digital y reducción de circuitos.

-Evaluación escrita
-Prácticas de laboratorio
-Trabajos prácticos - productos

-Realiza tareas de resolución de problemas planteados y diseño de aplicaciones que permitan reforzar los conocimientos impartidos en cada una de las clases

-Evaluación escrita
-Prácticas de laboratorio
-Trabajos prácticos - productos

. Aplica conocimientos teóricos y prácticos para dar solución a problemas en el área, fomentando el desarrollo tecnológico de la ingeniería.

Resultado de aprendizaje de la carrera relacionados con la materia

Resultado de aprendizaje de la materia

Evidencias

-Desarrolla problemas sobre la lógica inherente a los circuitos digitales, analizando su comportamiento y razonando los resultados obtenidos.

-Evaluación escrita
-Prácticas de laboratorio
-Trabajos prácticos - productos

-Diseña y desarrolla soluciones a problemas planteados utilizando los conceptos de electrónica impartidos, utilizando los componentes electrónicos disponibles en el mercado.

-Evaluación escrita
-Prácticas de laboratorio
-Trabajos prácticos - productos

Desglose de evaluación

Evidencia	Descripción	Contenidos sílabo a evaluar	Aporte	Calificación	Semana
Evaluación escrita	Resolución de ejercicios	SISTEMAS DIGITALES Y SISTEMAS DE NUMERACIÓN	APORTE	2	Semana: 2 (27/09/21 al 02/10/21)
Evaluación escrita	Resolución de ejercicios	LÓGICA COMBINATORIA	APORTE	4	Semana: 5 (18/10/21 al 23/10/21)
Prácticas de laboratorio	Ejercicios practicos realizados en el laboratorio	LÓGICA COMBINATORIA, LÓGICA SECUENCIAL, SISTEMAS DIGITALES Y SISTEMAS DE NUMERACIÓN	APORTE	4	Semana: 6 (25/10/21 al 30/10/21)
Evaluación escrita	Resolución de ejercicios	LÓGICA SECUENCIAL	APORTE	4	Semana: 7 (04/11/21 al 06/11/21)
Evaluación escrita	Resolución de ejercicios	CONTADORES Y REGISTROS	APORTE	4	Semana: 8 (08/11/21 al 13/11/21)
Prácticas de laboratorio	Ejercicios realizado en el laboratorio durante el trabajo autonomo	DISPOSITIVOS DE LÓGICA PROGRAMABLE	APORTE	4	Semana: 9 (15/11/21 al 17/11/21)
Evaluación escrita	Resolución ejercicios	CIRCUITOS LÓGICOS MSI	APORTE	4	Semana: 12 (06/12/21 al 11/12/21)
Evaluación escrita	Resolucion de ejercicios, simulaciones, trabajos practicos.	CONTADORES Y REGISTROS, DISPOSITIVOS DE LÓGICA PROGRAMABLE, LÓGICA COMBINATORIA, LÓGICA SECUENCIAL, SISTEMAS DIGITALES Y SISTEMAS DE NUMERACIÓN	APORTE	4	Semana: 12 (06/12/21 al 11/12/21)
Evaluación escrita	Examen teorico, resolución de ejercicios y/o estudio de caso	AUTÓMATAS Y PROYECTOS DE SISTEMAS DIGITALES CON VHDL, CIRCUITOS LÓGICOS MSI, CONTADORES Y REGISTROS, DISPOSITIVOS DE LÓGICA PROGRAMABLE, LÓGICA COMBINATORIA, LÓGICA SECUENCIAL, SISTEMAS DIGITALES Y SISTEMAS DE NUMERACIÓN	EXAMEN	10	Semana: 19-20 (23-01-2022 al 29-01-2022)
Trabajos prácticos - productos	Proyecto final: esto se realizará a partir de la semana 5.	AUTÓMATAS Y PROYECTOS DE SISTEMAS DIGITALES CON VHDL, CIRCUITOS LÓGICOS MSI, CONTADORES Y REGISTROS, DISPOSITIVOS DE LÓGICA PROGRAMABLE, LÓGICA COMBINATORIA, LÓGICA SECUENCIAL	EXAMEN	10	Semana: 19-20 (23-01-2022 al 29-01-2022)
Evaluación escrita	Resolución de ejercicios, estudio de caso y escritura de codigo en VHDL	AUTÓMATAS Y PROYECTOS DE SISTEMAS DIGITALES CON VHDL, CIRCUITOS LÓGICOS MSI, CONTADORES Y REGISTROS, DISPOSITIVOS DE LÓGICA PROGRAMABLE, LÓGICA COMBINATORIA, LÓGICA SECUENCIAL, SISTEMAS DIGITALES Y SISTEMAS DE NUMERACIÓN	SUPLETORIO	20	Semana: 20 (02/02/22 al 05/02/22)

Metodología

Criterios de Evaluación

6. Referencias

Bibliografía base

Libros

Autor	Editorial	Título	Año	ISBN
THOMAS L. FLOYD	PEARSON	FUNDAMENTOS DE SISTEMAS DIGITALES	2017	9788490353004

Web

Software

Bibliografía de apoyo

Libros

Autor	Editorial	Título	Año	ISBN
Ronald J. Tocci / Neal S. Widmer / Gregory L. Moss	Pearson	SISTEMAS DIGITALES Principios y aplicaciones	2007	9702609704

Web

Software

Docente

Director/Junta

Fecha aprobación: 13/09/2021

Estado: Aprobado